







		<b>EP1031953</b>		<a href="#">Biblio</a>	<a href="#">Desc</a>	<a href="#">Rev</a>	<a href="#">Page 1</a>	<a href="#">Dessin</a>			
		<b>Control device for remote controlled actuator</b>									
		No. Publication (Sec.) :		EP1031953							
		Date de publication :		2000-08-30							
		Inventeur :		ROLLAND ALBERT LIONEL (FR); VIGNOLI JEAN MARC NICOLAS (FR)							
		Déposant :		SOMFY (FR)							
		Numéro original :		<input type="checkbox"/> <a href="#">EP1031953</a>							
		No. de depot:		EP20000111794 19980317							
		No. de priorité :		EP19980810222 19980317; FR19970003548 19970324							
		Classification IPC :		G08C19/28							
		Classification EC :		<a href="#">G08C19/28</a>							
		Brevets correspondants :									
		Cited patent(s):		<a href="#">FR2685505</a> ; <a href="#">EP0306598</a> ; <a href="#">DE4242231</a> ; <a href="#">EP0268902</a> ; <a href="#">FR2727553</a> ; <a href="#">US4750118</a> ; <a href="#">WO9215977</a>							
<hr/>											
<b>Abrégé</b>											
<hr/>											
<p>The remote control drive has two transmitters (10,20) each with a unique identity and sending frame signals. The receiver has logic unit (40) with memory (31) for identity and a microprocessor (43) operating the system once the identity is confirmed. The transmitters have a receive microprocessor recording and registration mode (14,24) setting the microprocessor identity from another transmitter.</p>											
<hr/>											
Données fournies par la base de test d'esp@cenet - I2											

(19)



Europäisches Patentamt

European Patent Office

Office européen des brevets



(11)

EP 1 031 953 A1

(12)

## DEMANDE DE BREVET EUROPEEN

(43) Date de publication:  
30.08.2000 Bulletin 2000/35(51) Int. Cl.<sup>7</sup>: G08C 19/28

(21) Numéro de dépôt: 00111794.4

(22) Date de dépôt: 17.03.1998

(84) Etats contractants désignés:

AT BE CH DE DK ES FI FR GB GR IE IT LI LU MC  
NL PT SE

Etats d'extension désignés:

AL LT LV MK RO SI

(30) Priorité: 24.03.1997 FR 9703548

(62) Numéro(s) de document de la (des) demande(s)  
initiale(s) en application de l'article 76 CBE:  
98810222.4 / 0 867 848(71) Demandeur: SOMFY  
F-74300 Cluses (FR)

(72) Inventeurs:

- Vignoli, Jean Marc, Nicolas  
74570 Thorens les Gilleres (FR)
- Rolland, Albert Lionel  
74300 Cluses (FR)

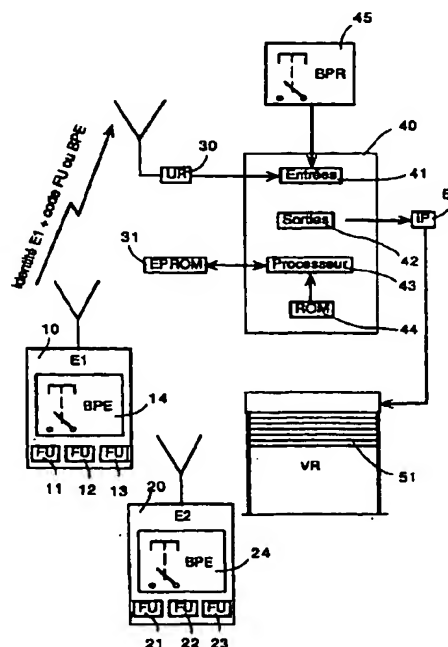
(74) Mandataire: Cabinet Hirsch  
34, Rue de Bassano  
75008 Paris (FR)Remarques:

Cette demande a été déposée le 05 - 06 - 2000  
comme demande divisionnaire de la demande  
mentionnée sous le code INID 62.

## (54) Dispositif de commande d'un actionneur télécommande

(57) Le dispositif comprend deux émetteurs (10, 20) possédant chacun un numéro d'identité, émettant un signal contenant ce numéro et un ordre, un récepteur (30) capable d'extraire ce numéro et l'ordre, une unité logique de traitement comprenant une mémoire (31) destinée à emmagasiner au moins un numéro d'identité, un microprocesseur (43) travaillant dans un mode opérationnel dans lequel il exécute l'ordre et dans un mode d'enregistrement dans lequel il est enregistré le numéro d'identité du de l'émetteur (10, 20). Un moyen (14, 24) de mise en mode d'enregistrement du microprocesseur est associé à au moins un émetteur connu du récepteur, de telle sorte qu'au moyen de cet émetteur, il est possible d'enregistrer le numéro d'identité d'un autre émetteur.

Fig. 1



EP 1 031 953 A1

## Description

[0001] L'invention concerne un dispositif de commande d'un actionneur télécommandé comprenant au moins deux émetteurs possédant chacun un numéro d'identité propre unique et immuable et capables d'émettre un signal constitué d'une trame contenant le numéro d'identité et un ordre, un récepteur capable d'extraire du signal reçu le numéro d'identité et l'ordre, une unité logique de traitement (ULT) comprenant une mémoire destinée à emmagasiner au moins un numéro d'identité, un microprocesseur susceptible de travailler dans un mode opérationnel dans lequel il compare le numéro d'identité reçu avec les numéros d'identité contenus dans la mémoire pour exécuter l'ordre reçu lorsque le numéro d'identité reçu correspond à un numéro d'identité contenu dans la mémoire et un mode d'enregistrement dans lequel il est en mesure d'assurer l'enregistrement du numéro d'identité de l'émetteur dans la mémoire et des moyens extérieurs de placement du microprocesseur en mode d'enregistrement.

[0002] Un tel dispositif est connu du brevet US 4 750 118, en particulier pour la commande d'un actionneur de porte de garage. Dans ce dispositif, les moyens extérieurs de placement du microprocesseur en mode d'enregistrement sont constitués d'un boîtier de commutation équipé de deux commutateurs manuels, l'un pour placer le microprocesseur en mode d'enregistrement et l'autre pour choisir des cases de la mémoire dans lesquelles sont emmagasinées des numéros d'identité d'un certain nombre d'émetteurs. Pour tout enregistrement d'un numéro d'émetteur dans la mémoire du récepteur, il est donc nécessaire de manipuler les commutateurs du boîtier de commutation ainsi que l'émetteur dont le numéro d'identité est à mémoriser. Chaque fois que l'on souhaite que l'actionneur puisse être commandé à distance par un nouvel émetteur ou que l'on désire effacer un numéro d'identité dans la mémoire du récepteur, il est dès lors nécessaire de manipuler le boîtier de commutation associé au récepteur. Or ceci n'est pas toujours possible compte tenu de l'accès parfois très difficile du récepteur après installation, comme c'est le cas, par exemple, de caissons de volets roulants dans un immeuble.

[0003] Un autre dispositif similaire est connu du document FR 2 685 505. Ce document décrit un procédé de programmation d'un agencement de télécommande d'un dispositif actionneur, comme un dispositif de commande des portes d'un véhicule, comportant un appareil de télécommande, à savoir un émetteur, et un récepteur et un dispositif de mise en oeuvre dudit procédé. Le dispositif de mise en oeuvre décrit comprend en particulier un organe indépendant, branché sur le récepteur, qui est utilisé pour mettre ledit récepteur en mode d'enregistrement des numéros d'identité d'un émetteur de sorte que ce numéro est inscrit en mémoire.

[0004] La présente invention a pour but d'améliorer

les dispositifs connus.

[0005] La présente invention a plus particulièrement pour but de permettre la configuration à volonté d'un réseau de télécommandes comprenant ait moins deux émetteurs et un récepteur associé à un actuateur, en réduisant au minimum la nécessité d'avoir accès au récepteur.

[0006] Le dispositif de commande selon l'invention est caractérisé en ce qu'à au moins un émetteur est associé un moyen de mise en mode d'enregistrement du microprocesseur, de telle sorte qu'au moyen d'un émetteur dont le numéro d'identité est connu du récepteur ; il est possible de mettre le microprocesseur en mode d'enregistrement pour l'enregistrement du numéro d'identité d'un autre émetteur.

[0007] Ainsi, il suffit, lors de l'installation et d'une première mise sous tension, qui peut être provisoire, ou encore en usine de mémoriser le numéro d'un émetteur dans le récepteur pour permettre, par la suite, la mémorisation des numéros d'identité d'autres émetteurs ou la reconfiguration de l'ensemble au moyen d'un émetteur connu du récepteur, par exemple le premier émetteur enregistré dans le récepteur.

[0008] Ceci représente non seulement une solution en l'absence d'accès au récepteur, mais également un gain de temps important.

[0009] Selon un mode d'exécution de l'invention, le microprocesseur contient en outre une temporisation initialisée par les moyens extérieurs de placement du micro-processeur en mode d'enregistrement.

[0010] Selon un autre mode d'exécution, lors de la réception d'un numéro d'identité pendant la durée de la temporisation, le programme d'enregistrement assure la comparaison du numéro d'identité reçu avec les numéros d'identité enregistrés dans la mémoire et la mémorisation du numéro d'identité reçu Si la mémoire ne contient pas déjà un tel numéro d'identité.

[0011] Selon un autre mode d'exécution, le programme d'enregistrement assure également l'effacement du numéro d'identité de la mémoire s'il résulte de la comparaison que ce numéro est déjà présent dans la mémoire. De plus, le programme peut contenir un test supplémentaire qui empêche cet effacement si la mémoire ne contient qu'un seul numéro d'identité.

[0012] Selon un autre mode d'exécution, les moyens pour placer le microprocesseur en mode d'enregistrement des émetteurs et/ou du récepteur comprennent un bouton-poussoir.

[0013] Le dessin annexé représente, à titre d'exemple, un mode d'exécution de l'invention.

La figure 1 représente un schéma bloc d'un dispositif selon l'invention.

La figure 2 représente l'organigramme de la procédure d'effacement ou de stockage du numéro d'identité d'un émetteur.

[0014] Le dispositif de commande selon l'invention

est décrit d'abord en référence à la figure 1.

[0015] Le dispositif de commande comporte au moins deux émetteurs d'ondes 10, 20 ayant chacun un numéro d'identité unique, gravé en usine par exemple, un récepteur 30 et une unité logique de traitement 40 contenant un microprocesseur 43. Les ondes émises par les émetteurs 10, 20 peuvent être des ondes électriques comme des radio fréquences ou des ondes optiques.

[0016] Chaque émetteur 10, 20 est équipé d'une interface utilisateur comportant des entrées 11, 12, 13, 21, 22, 23 permettant à un utilisateur de commander une action déterminée lorsque le microprocesseur 43 de l'unité logique de traitement 40 est en mode opérationnel. Pour placer le microprocesseur 43 en mode d'enregistrement, des moyens extérieurs 14, 24 ayant la forme de boutons-poussoirs, par exemple, ou d'un autre moyen équivalent sont prévus sur les émetteurs 10 et 20. Ces boutons-poussoirs peuvent être protégés et accessibles par une procédure simple, par exemple le démontage d'un carter éclipsé. De plus, il n'est pas nécessaire que les deux émetteurs 10 et 20 possèdent chacun un tel moyen extérieur 14, 24. Il suffit en effet que l'un au moins des émetteurs comporte un tel moyen.

[0017] L'action, par un utilisateur, sur l'une des entrées 11, 12, 13, 21, 22, 23 ou sur le bouton-poussoir 14 ou 24 provoque l'émission d'un signal comportant une trame qui contient l'identité de l'émetteur actionné et un code correspondant à l'entrée actionnée.

[0018] Le récepteur 30 est capable d'extraire de l'onde émise par les récepteurs 10, 20 cette trame composée du numéro d'identité de l'émetteur 10 ou 20 et du code correspondant au bouton actionné de cet émetteur par l'utilisateur. Ce code peut donc être celui de l'une des entrées 11, 12, 13 ou 21, 22, 23 ou encore celui du bouton-poussoir 14 ou 24 plaçant le microprocesseur en mode d'enregistrement.

[0019] L'unité logique de traitement 40 qui est capable d'interpréter la trame fournie par le récepteur 30 à son entrée 41, comprend en outre une mémoire morte ROM 44 contenant le programme d'exploitation de l'unité logique de traitement 40, une mémoire morte reprogrammable EPROM 31 permettant de stocker le numéro d'identité des émetteurs 10, 20. L'unité logique de traitement 40 est branchée sur une interface de puissance 50 pilotant un actionneur, par exemple le moteur d'un volet roulant 51, en fonction de l'ordre commandé par l'utilisateur.

[0020] Un moyen 45 permettant de placer directement le microprocesseur en mode d'enregistrement est encore branché sur l'unité logique de traitement 40. Ce moyen 45 peut être un bouton-poussoir, par exemple, et il est utilisé principalement lors d'une première mise en service du dispositif, quand aucun numéro d'identité d'émetteur n'a encore été mis en mémoire dans l'EPROM 31. Ce moyen peut également être supprimé. Dans ce cas, un émetteur comportant un tel moyen pla-

çant le microprocesseur en mode d'enregistrement est attribué à un récepteur en usine déjà et son numéro d'identité est mis en mémoire lors de la construction du dispositif. Lors d'une première mise en service, il ne sera alors plus nécessaire de mettre en mémoire un premier numéro d'identité.

[0021] Le processeur 43 est programmé pour comparer le numéro d'identité de l'émetteur reçu avec les numéros stockés dans la mémoire EPROM 31 et en cas de correspondance des numéros, l'ordre reçu est exécuté. Si l'ordre reçu correspond au code de l'une des entrées 11, 12, 13 ou 21, 22, 23 des émetteurs 10 ou 20, le microprocesseur reste en mode opérationnel et commande l'ordre sur la sortie 42 de l'unité logique de traitement 40, par exemple une montée ou une descente du volet roulant 51. Si l'ordre reçu correspond au code du bouton-poussoir 14 ou 24, alors le microprocesseur se met en mode d'enregistrement dans lequel il est capable d'enregistrer un numéro d'identité d'émetteur dans la mémoire EPROM 31 ou de l'effacer de cette mémoire.

[0022] La procédure d'enregistrement ou d'effacement du numéro d'identité d'un émetteur est décrite en référence à la figure 2.

[0023] Lors de la première installation, la mémoire EPROM 31 de l'unité logique de traitement 40 est vide et le récepteur est encore accessible, n'ayant pas encore été enfermé dans un caisson ou dans un faux plafond, par exemple. Une action par un utilisateur sur le bouton-poussoir 45 du dispositif de commande place le microprocesseur en mode d'enregistrement, ce qui déclenche une temporisation pendant laquelle le numéro d'identité d'un émetteur est attendu. Si aucun émetteur ne s'est manifesté par l'émission d'une trame contenant un numéro d'identité pendant cette temporisation, d'une durée de 5 secondes par exemple, la procédure se termine et le microprocesseur retourne en mode opérationnel.

[0024] Si, au contraire, la trame d'un émetteur a été reçue par le récepteur 30, celui-ci extrait de cette trame le numéro d'identité de l'émetteur actionné. Le microprocesseur 43 de l'unité logique de traitement 40 compare ensuite le numéro d'identité reçu avec les numéros d'identité déjà mis en mémoire dans l'EPROM 31. Lors d'une première installation, si aucun numéro d'identité n'est en mémoire, le microprocesseur enregistrera donc le numéro d'identité du premier émetteur dans la mémoire 31.

[0025] En revanche, lors d'une reconfiguration d'un système, ou en cas de changement d'émetteur, si le numéro d'identité reçu avait déjà été enregistré auparavant dans la mémoire 31, le microprocesseur 43 efface alors le numéro d'identité de la mémoire 31 correspondant au numéro d'identité de l'émetteur actionné et cet émetteur est ainsi oublié par le dispositif de commande.

[0026] Avant d'engager la procédure d'effacement, il est possible de tester d'abord si le numéro d'identité reçu est le dernier présent dans la mémoire 31 ou non.

Si c'est le cas, le programme du microprocesseur 43 peut alors empêcher cet effacement de sorte que le numéro d'identité d'au moins un émetteur soit toujours en mémoire.

[0027] Une fois le dispositif de commande installé, et en particulier à partir du moment où le récepteur n'est plus accessible à l'utilisateur, il est toujours possible de mettre en mémoire le numéro d'identité d'un nouvel émetteur ou d'un émetteur dont le numéro d'identité avait été effacé auparavant de la mémoire 31 en utilisant un émetteur déjà connu pour placer le microprocesseur 43 en mode d'enregistrement. L'action par un utilisateur sur le bouton-poussoir 14 de l'émetteur 10 connu du récepteur initialisera la procédure représentée à la figure 2. Le dispositif de commande peut alors apprendre l'identité du deuxième émetteur 20 de la manière décrite cidessus. De manière similaire, l'identité d'un troisième émetteur peut être apprise au moyen d'un premier ou d'un deuxième émetteur, pour autant que ceux-ci soient déjà connus du récepteur.

#### Revendications

1. Dispositif de commande d'un actionneur télécommandé comprenant au moins deux émetteurs (10, 20) possédant chacun un numéro d'identité propre unique et immuable et capables d'émettre un signal constitué d'une trame contenant le numéro d'identité et l'ordre, une unité logique de traitement (40) comprenant une mémoire (31) destinée à emmagasiner au moins un numéro d'identité, un microprocesseur (43) susceptible de travailler dans un mode opérationnel dans lequel il compare le numéro d'identité reçu avec les numéros d'identité contenus dans la mémoire (31) pour exécuter l'ordre reçu lorsque le numéro d'identité reçu correspond à un numéro d'identité contenu dans la mémoire (31) et un mode d'enregistrement dans lequel il est en mesure d'assurer l'enregistrement du numéro d'identité du de l'émetteur (10, 20) dans la mémoire (31) et des moyens extérieurs (14, 24, 45) de placement du microprocesseur en mode d'enregistrement, le microprocesseur (43) contenant un programme d'enregistrement assurant, lors de la réception d'un numéro d'identité, la mémorisation du numéro d'identité reçu, caractérisé en ce qu'à moins au moins un émetteur (10, 20) est associé un moyen de mise en mode d'enregistrement du microprocesseur.
2. Dispositif selon la revendication 1, caractérisé en ce que le microprocesseur contient en outre une temporisation initialisée par les moyens extérieurs (14, 24, 45) de placement du microprocesseur en mode d'enregistrement.
3. Dispositif selon la revendication 2, caractérisé en ce que, lors de la réception d'un numéro d'identité pendant la durée de la temporisation, le programme d'enregistrement assure la comparaison du numéro d'identité reçu avec les numéros d'identité enregistrés dans la mémoire (31) et la mémorisation du numéro d'identité reçu si la mémoire (31) ne contient pas déjà un tel numéro d'identité.
4. Dispositif selon la revendication 3, caractérisé en ce que le programme d'enregistrement assure l'effacement du numéro d'identité de la mémoire (31) s'il résulte de la comparaison que ce numéro est déjà présent dans la mémoire (31).
5. Dispositif selon l'une des revendications 1 à 4, caractérisé en ce que le moyen de mise en mode d'enregistrement des émetteurs et/ou du récepteur comprend un bouton-poussoir (14, 24, 45).
6. Dispositif selon la revendication 4, caractérisé en ce que le programme n'efface pas le numéro d'identité de la mémoire (31) si la mémoire ne contient pas d'autre numéro d'identité.
7. Un procédé de configuration d'un réseau de télécommande comprenant au moins deux émetteurs (10, 20) et un récepteur (30) associé à un actuateur (50, 51), comprenant les étapes de
  - commande de l'actuateur à l'aide d'un émetteur (10, 20), par l'intermédiaire du récepteur;
  - mise en mode d'enregistrement d'un microprocesseur (43) du récepteur à l'aide dudit émetteur, sans accès au récepteur;
  - émission par un émetteur de son numéro d'identité ; et
  - enregistrement du numéro d'identité émis dans une mémoire (31) du récepteur.
8. Le procédé de la revendication 7, dans lequel l'étape de mise en mode d'enregistrement comprend l'émission par l'émetteur de son numéro d'identité et d'un code plaçant le microprocesseur en mode d'enregistrement.
9. Le procédé de la revendication 7 ou 8, comprenant les étapes de :
  - mise en mode d'enregistrement d'un microprocesseur (43) du récepteur, avec accès au récepteur ;
  - émission par un émetteur de son numéro d'identité ; et
  - enregistrement du numéro d'identité émis dans une mémoire (31) du récepteur.
10. Le procédé de la revendication 7 ou 8, comprenant une étape de mise en mémoire d'un numéro d'identité d'un émetteur dans une mémoire (31) du récep-

teur lors de la construction de celui-ci.

11. Le procédé de l'une des revendications 7 à 10, comprenant une étape de mise en mode opérationnel du microprocesseur (43) après l'expiration d'une durée de temporisation à compter de la mise en mode d'enregistrement. 5
12. Le procédé de l'une des revendications 7 à 11, comprenant, lorsque le microprocesseur est en mode d'enregistrement et lors de l'émission par un émetteur de son numéro d'identité, les étapes de: 10
  - comparaison du numéro d'identité reçu avec les numéros d'identification contenus dans la mémoire (31) du récepteur ; et 15
  - si le numéro d'identité reçu est contenu dans la mémoire, effacement du numéro d'identité reçu de la mémoire. 20
13. Le procédé de l'une des revendications 7 à 11, comprenant, lorsque le microprocesseur est en mode d'enregistrement et lors de l'émission par un émetteur de son numéro d'identité, les étapes de : 25
  - comparaison du numéro d'identité reçu avec les numéros d'identification contenus dans la mémoire (31) du récepteur ; et
  - si le numéro d'identité reçu est contenu dans la mémoire et si le numéro d'identité n'est pas le dernier numéro d'identité dans la mémoire, effacement du numéro d'identité reçu de la mémoire. 30
14. Le procédé de l'une des revendications 7 à 11, comprenant, lorsque le microprocesseur est en mode d'enregistrement et lors de l'émission par un émetteur de son numéro d'identité, les étapes de : 35
  - comparaison du numéro d'identité reçu avec les numéros d'identification contenus dans la mémoire (31) du récepteur ; et 40
  - si le numéro d'identité reçu n'est pas contenu dans la mémoire, enregistrement du numéro d'identité reçu dans la mémoire. 45
15. Un émetteur pour un réseau de télécommande comprenant au moins deux émetteurs (10, 20) et un récepteur (30) associé à un actuateur (50, 51), comprenant : 50
  - un numéro d'identité unique et immuable ;
  - des moyens d'émission (11, 12, 13) d'un signal comportant une trame comportant le numéro d'identification de l'émetteur et un code d'exécution d'un ordre destiné à l'actuateur ; 55

caractérisé par des moyens d'émission (14) d'un

signal comportant une trame comportant le numéro d'identification de l'émetteur et un code de mise en mode d'enregistrement d'un microprocesseur (43) du récepteur.

16. Un récepteur de télécommande associé à un actuateur, comprenant un microprocesseur (43) susceptible de travailler dans un mode opérationnel où il commande l'actuateur suivant un ordre émis par un émetteur et dans un mode d'enregistrement où il enregistre le numéro d'identité d'un émetteur émis par cet émetteur, caractérisé par des moyens de mise en mode d'enregistrement du microprocesseur sur réception d'un code émis par un émetteur, en l'absence d'accès au récepteur.
17. Le récepteur de la revendication 16, comprenant en mémoire lors de sa construction un numéro d'identité d'un émetteur.
18. Le récepteur de la revendication 16 ou 17, comprenant des moyens de mise en mode opérationnel du microprocesseur (43) après l'expiration d'une durée de temporisation à compter de la mise en mode d'enregistrement.
19. Le récepteur de la revendication 16, 17 ou 18, comprenant :
  - des moyens de comparaison d'un numéro d'identité reçu en mode d'enregistrement avec les numéros d'identification contenus dans une mémoire (31); et
  - des moyens d'effacement du numéro d'identité reçu.
20. Le récepteur de la revendication 19, comprenant des moyens de vérification que la mémoire ne contient plus qu'un numéro d'enregistrement.

Fig. 1

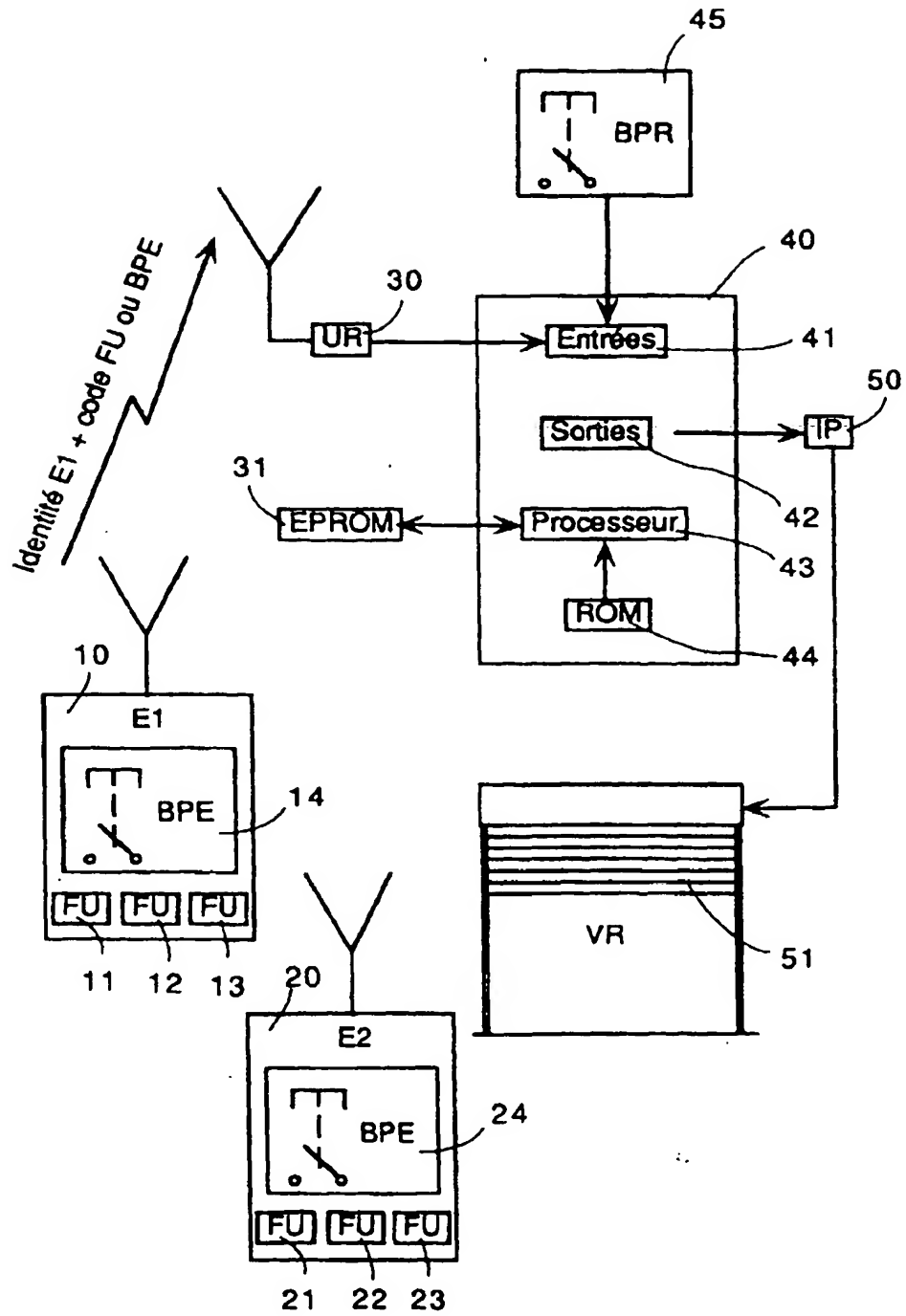
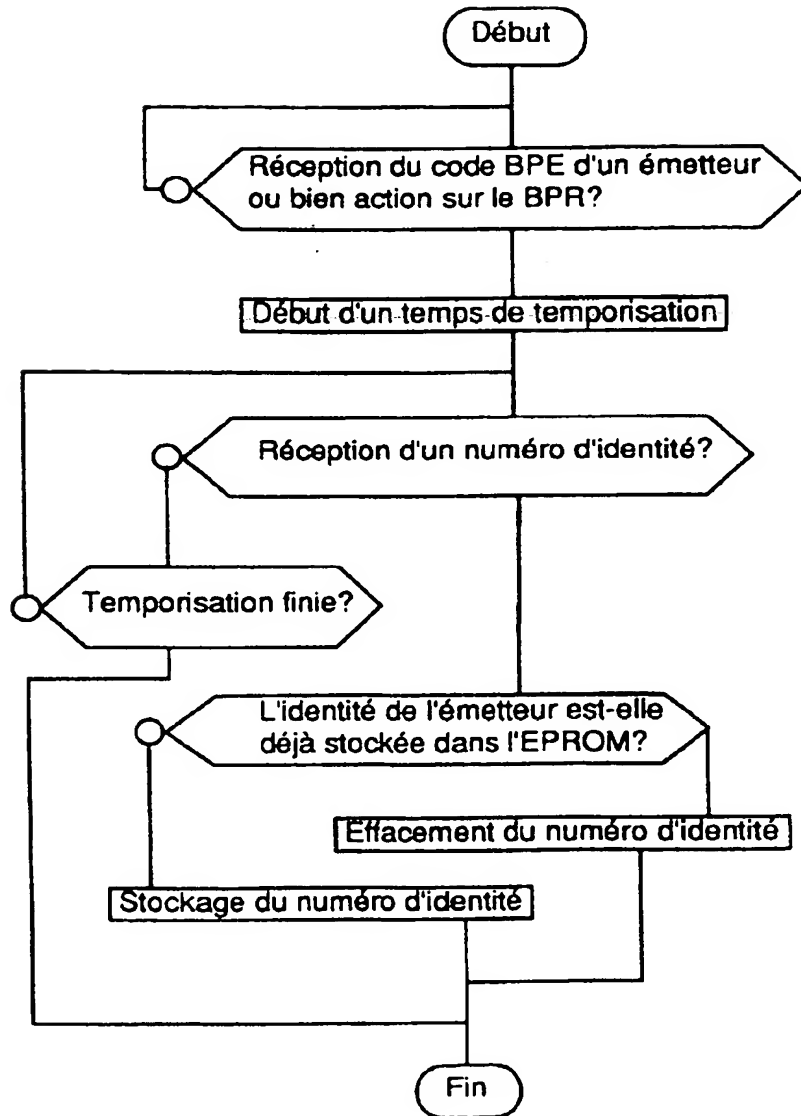


Fig. 2







Office européen  
des brevets

## RAPPORT DE RECHERCHE EUROPEENNE

Numéro de la demande  
EP 00 11 1794

DOCUMENTS CONSIDERES COMME PERTINENTS			
Catégorie	Citation du document avec indication, en cas de besoin, des parties pertinentes	Revendication concernée	CLASSEMENT DE LA DEMANDE (Int.Cl.7)
Y	FR 2 685 505 A (TEXTON) 25 juin 1993 (1993-06-25)  * revendications 1,2; figures 1,3 *	1-3,5, 7-9,11, 14-16,18	G08C19/28
Y	EP 0 306 598 A (CLIFFORD ELECTRONICS INC) 15 mars 1989 (1989-03-15)  * page 7, colonne 12, ligne 50 - page 8, colonne 14, ligne 7; figure 2 *	1-3,5, 7-9,11, 14-16,18	
Y	DE 42 42 231 A (DIEHL GMBH & CO) 16 juin 1994 (1994-06-16) * colonne 3, ligne 43 - colonne 4, ligne 7; figure *	3,14	
A	EP 0 268 902 A (NEIMAN SA) 1 juin 1988 (1988-06-01) * revendications 1-4 *	1,7,15, 16	
A	FR 2 727 553 A (LEGRAND SA) 31 mai 1996 (1996-05-31) * abrégé; revendication 1 *	1,7,15, 16	DOMAINES TECHNIQUES RECHERCHES (Int.Cl.7)
A,D	US 4 750 118 A (HEITSCHER CARL ET AL) 7 juin 1988 (1988-06-07) * le document en entier *	1,7,15, 16	G08C E05B
A	WO 92 15977 A (SYDEC NV) 17 septembre 1992 (1992-09-17) * page 6, ligne 17 - page 7, ligne 28; figures 1-3 *	1,7,15, 16	
Le présent rapport a été établi pour toutes les revendications			
Lieu de la recherche <b>LA HAYE</b>		Date d'achèvement de la recherche <b>10 juillet 2000</b>	Examineur <b>Wanzeele, R</b>
CATEGORIE DES DOCUMENTS CITES		T : théorie ou principe à la base de l'invention E : document de brevet antérieur, mais publié à la date de dépôt ou après cette date O : cité dans la demande L : cité pour d'autres raisons & : membre de la même famille, document correspondant	
X : particulièrement pertinent à lui seul Y : particulièrement pertinent en combinaison avec un autre document de la même catégorie A : anti-plan technologique O : divulgation non-écrite P : document intercalaire			

EPO FORM 1503 03.82 (P04062)

**ANNEXE AU RAPPORT DE RECHERCHE EUROPEENNE  
RELATIF A LA DEMANDE DE BREVET EUROPEEN NO.**

EP 00 11 1794

La présente annexe indique les membres de la famille de brevets relatifs aux documents brevets cités dans le rapport de recherche européenne visé ci-dessus.  
Lesdits membres sont contenus au fichier informatique de l'Office européen des brevets à la date du  
Les renseignements fournis sont donnés à titre indicatif et n'engagent pas la responsabilité de l'Office européen des brevets.

10-07-2000

Document brevet cité au rapport de recherche	Date de publication	Membre(s) de la famille de brevet(s)	Date de publication
FR 2685505 A	25-06-1993	AUCUN	
EP 0306598 A	15-03-1989	US 5146215 A US 5650774 A	08-09-1992 22-07-1997
DE 4242231 A	16-06-1994	EP 0602544 A	22-06-1994
EP 0268902 A	01-06-1988	FR 2607611 A DE 3768209 D ES 2021327 T JP 2832828 B JP 63142796 A	03-06-1988 04-04-1991 01-11-1991 09-12-1998 15-06-1988
FR 2727553 A	31-05-1996	AUCUN	
US 4750118 A	07-06-1988	CA 1253240 A DE 3625555 A JP 2034457 C JP 7045792 B JP 62101792 A US RE35364 E US RE36703 E	25-04-1989 30-04-1987 19-03-1996 17-05-1995 12-05-1987 29-10-1996 16-05-2000
WO 9215977 A	17-09-1992	AUCUN	

EPO FORM P0460

Pour tout renseignement concernant cette annexe : voir Journal Officiel de l'Office européen des brevets, No.12/82